

CURSO <b>Bacharelado em Engenharia Elétrica</b>		TURMA <b>ENG ELET 7º AN</b>		TURNO <b>Noturno</b>	PERÍODO LETIVO <b>2022.2</b>
DISCIPLINA <b>Eletrônica Digital</b>	HORÁRIO <b>QUI 19:00 22:00 60Min 3 Aula(S)TEÓRICA</b>	CH <b>60</b>	PROFESSOR <b>JOSÉ JORGE DE OLIVEIRA NETO</b>		

Nro Aula	Data da aula	Assunto	Nro Aula	Data da aula	Assunto
<b>001</b>	11/08/2022	<b>Aula Inaugural</b> Introdução da disciplina, introdução de sistemas numéricos	<b>009</b>	06/10/2022	<b>Simplificação de Circuitos Combinacionais</b> Aprendizado de Técnicas de simplificação para circuitos logísticos
<b>002</b>	18/08/2022	<b>Sistemas numéricos</b> Aprendizado de conversão entre os sistemas decimal, binário, octal, hexadecimal	<b>010</b>	13/10/2022	<b>Mapa de Karnaugh</b> Aplicação do método do mapa de karnaugh em circuitos eletrônicos digitais
<b>003</b>	25/08/2022	<b>Exercícios de conversão, Bit de Paridade</b> Entendimento das diferentes bases e codificações utilizadas em sistemas digitais	<b>011</b>	20/10/2022	<b>Revisão 02</b> Revisão dos conteúdos da segunda unidade
<b>004</b>	01/09/2022	<b>Porta Lógica</b> Apresentação das Portas Lógicas OR, AND e NOT, Circuitos lógicos	<b>012</b>	27/10/2022	<b>Avaliação II</b>
<b>005</b>	08/09/2022	<b>Revisão do conteúdo da primeira unidade</b> Resolução de exercícios com os conteúdos da unidade	<b>013</b>	03/11/2022	<b>Flip-Flop</b> Estudo de elementos com memória, circuitos internos e princípio de funcionamento
<b>006</b>	15/09/2022	<b>Avaliação I - Eletrônica Digital</b>	<b>014</b>	10/11/2022	<b>Entrada de Clock, FF JK</b> Entendimento das entradas de controle, entradas síncronas e do funcionamento do FF JK; Resolução da Prova 02
<b>007</b>	22/09/2022	<b>Teoremas de álgebra booleana</b> Entendimento dos teoremas de uma ou mais variáveis na álgebra booleana. Compreensão do teorema de DeMorgan. Resolução de exercícios de aplicação	<b>015</b>	17/11/2022	<b>FF SC, Introdução a registradores</b> Compreensão do funcionamento do FF SC e introdução aos registradores
<b>008</b>	29/09/2022	<b>Circuitos Combinacionais e Técnicas de Simplificação</b> Aplicação de teoremas e mapa de karnaugh	<b>016</b>	01/12/2022	<b>Apresentação de laboratório - registradores</b> Apresentação do funcionamento do circuito registrador, simulado em Logsim

Documento assinado eletronicamente

Professor: **JOSÉ JORGE DE OLIVEIRA NETO**

CPF:05439404546

Email:neto.oliveira.273@gmail.com

CURSO <b>Bacharelado em Engenharia Elétrica</b>		TURMA <b>ENG ELET 7° AN</b>		TURNO <b>Noturno</b>	PERÍODO LETIVO <b>2022.2</b>
DISCIPLINA <b>Eletrônica Digital</b>	HORÁRIO <b>QUI 19:00 22:00 60Min 3 Aula(S)TEÓRICA</b>	CH <b>60</b>	PROFESSOR <b>JOSÉ JORGE DE OLIVEIRA NETO</b>		

Nro Aula	Data da aula	Assunto	Nro Aula	Data da aula	Assunto
<b>017</b>	08/12/2022	<b>Segunda Chamada III</b>			
<b>018</b>	15/12/2022	<b>Exame Final</b>			
<b>019</b>	03/12/2022	<b>Segundo Chamada II</b>			
<b>020</b>	19/11/2022	<b>Segunda Chamada I</b>			

**Documento assinado eletronicamente**

Professor: **JOSÉ JORGE DE OLIVEIRA NETO**

CPF:05439404546

Email:neto.oliveira.273@gmail.com

Host Name:194.159.4.45.oxibrasilelecom.com.br

BR.Bahia Time Zone:America/Bahia 2022-12-19 08:23:13.147